

7206V10&7206V11 共板设计

使用指南

文档版本 V1.0

发布日期 2025-11-28

前言

概述

本文档主要介绍基于 7206V10_RB_A 单板图纸，设计 7206V11 单板的指导，一级 7206V10 和 7206V11 芯片共用 7206V10_RB_A 单板的设计指导。

产品版本

与本文档相对应的产品版本如下。

产品名称	产品版本

读者对象

本文档（本指南）主要适用于以下工程师：

- 技术支持工程师
- 单板硬件开发工程师

修订记录

修订记录累积了每次文档更新的说明。最新版本的文档包含以前所有文档版本的更新内容。

修订日期	版本	修订说明
2025-11-28	V1.0	初始版本。

目 录

前 言.....	ii
1 7206V10 和 7206V11 芯片主要差异.....	1
2 7206V10 和 7206V11 芯片共板设计.....	2

1 7206V10 和 7206V11 芯片主要差异

- 7206V10 芯片：合封 512Mb DDR2/2L
- 7206V11 芯片：合封 1Gb DDR3/3L

2 7206V10 和 7206V11 芯片共板设计

- 7206V10 芯片 DDRIO 电源支持 1.8V/1.5V，7206V11 芯片 DDRIO 电源支持 1.5V/1.35V；使用不同芯片需要注意电源电压正确。
- DDRIO 电源设计默认 1.5V 虽然兼容性更好，但是从功耗角度看，7206V11 采用 1.35V DDRIO 会更省功耗。